

UNIVERSIDAD AUTÓNOMA DE CHIAPAS
Facultad de Negocios, Campus IV

Programa descriptivo por unidad de competencia

Programa educativo	Licenciatura en Ingeniería en Desarrollo y Tecnologías de Software	Modalidad		Presencial	
Clave	IS06	H S M		Horas semestrales	Créditos
Unidad de competencia	Programación distribuida y en paralelo	Teoría	Práctica	64	6
		2	2		
Ubicación	Cuarto semestre.	Unidades CONAIC		42.67	
Prerrequisito	Programación avanzada.	H S M de cómputo		2	
Perfil docente	Contar con título profesional, grado de maestría y preferentemente con grado de doctorado en áreas afines a informática y computación. Demostrar experiencia en docencia en el nivel medio superior o superior mínima de dos años. Dominar los lenguajes de programación actuales, deseable con una certificación en lenguajes de programación.				
Presentación	En esta Unidad de Competencia el estudiante adquiere conocimiento general sobre programación paralela y sistemas paralelos y conoce los distintos modelos de programación y técnicas para el diseño, evaluación e implementación de algoritmos paralelos.				
Propósito	Realiza el diseño, estructura y uso de sistemas con procesadores que interactúan. Utiliza la concurrencia y sincronización; soporte arquitectónico; construcciones en los lenguajes de programación para proceso en paralelo; algoritmos paralelos y su complejidad.				
Competencias genéricas					
Aplica un pensamiento sistémico y complejo en la construcción de conocimientos y toma de decisiones. Maneja tecnologías de la información y comunicación para la gestión y construcción de conocimientos. Se desempeña en su práctica profesional y vida personal bajo principios éticos y morales.					
Competencias disciplinares					
Aplica habilidades de abstracción y expresión matemática para la solución de problemas. Formula modelos matemáticos para la solución de problemas mediante el desarrollo de aplicaciones de software para diversos entornos.					
Competencias profesionales					
Selecciona de técnicas o algoritmos en computación teórica para la solución de problemas. Realiza la codificación de algoritmos en computación teórica.					

Mapa de la unidad de competencia

Unidad de competencia	Subcompetencia	Resultado de aprendizaje
Programación distribuida y en paralelo	1. Conoce los paradigmas y bases del cómputo paralelo y distribuido.	1.1. Comprende qué es el paralelismo, alcance y aplicaciones.
	2. Entiende las arquitecturas paralelas y sistemas de interconexión.	2.1. Comprende las diferentes arquitecturas paralelas. 2.2. Analiza sistemas de acceso memoria avanzados para una computadora paralela. 2.3. Comprende distintas estrategias de acceso a memoria para lectura y escritura. 2.4. Mide el rendimiento de máquinas en paralelo.
	3. Emplea técnicas de diseño de algoritmos paralelos y distribuidos.	3.1. Conoce formas de analizar el grado de paralización de algoritmos.
	4. Usa el balanceo de carga.	4.1. Usa software de soporte para realización de balanceo de carga computacional.
	5. Evalúa el sistema de memoria compartida.	5.1. Evalúa operacional en un sistema de memoria compartida.
	6. Evalúa un sistema de memoria distribuida.	6.1. Evalúa la operación en un sistema de memoria distribuida.

Cuadro descriptivo por subcompetencia

Subcompetencia	Conoce los paradigmas y bases del cómputo paralelo y distribuido.		Número	1
Propósito de la subcompetencia	Analiza y comprende el paralelismo y sus aplicaciones		Total de horas	8
Resultado de aprendizaje	1.1. Comprende qué es el paralelismo, alcance y aplicaciones.		Horas asignadas	8
Actividades de evaluación	Evidencias a recopilar	%	Contenido	
<ol style="list-style-type: none"> Identifica el paralelismo y sus aplicaciones. Analiza el paralelismo y sus aplicaciones. 	<ol style="list-style-type: none"> Examen. Mapas conceptuales. Cuadro sinóptico. 	10%	<ol style="list-style-type: none"> Conceptos generales. Paradigmas de la Programación en paralelo. Constitución de una computadora paralela. Modelos de arquitectura (MIMD, SIMD, SISD, MISD). Cómputo paralelo y programación en paralelo. Memoria compartida y distribuida. Red de conexión. 	

Cuadro descriptivo por subcompetencia

Subcompetencia	Entiende arquitecturas paralelas y sistemas de interconexión.			Número	2
Propósito de la subcompetencia	Analiza y utiliza las diferentes arquitecturas paralelas existentes.			Total de horas	10
Resultado de aprendizaje	2.1. Comprende las diferentes arquitecturas paralelas.			Horas asignadas	2
Actividades de evaluación	Evidencias a recopilar	%	Contenido		
1. Identifica las arquitecturas paralelas existentes. 2. Analiza las arquitecturas paralelas.	1. Mapas conceptuales. 2. Examen teórico.	2%	1. Sistemas de arquitectura (SMP, MPP, COW, DSM).		
Resultado de aprendizaje	2.2. Analiza sistemas de acceso memoria avanzados para una computadora paralela.			Horas asignadas	3
Actividades de evaluación	Evidencias a recopilar	%	Contenido		
1. Identifica sistemas de acceso a memoria 2. Analiza los sistemas de acceso a memoria	1. Mapas conceptuales. 2. Examen teórico.	3%	1. Conceptos básicos de programación de puertos mediante modelos de acceso a memoria (UMA, NUMA, COMA, NORMA).		
Resultado de aprendizaje	2.3. Comprende distintas estrategias de acceso a memoria para lectura y escritura.			Horas asignadas	2
Actividades de evaluación	Evidencias a recopilar	%	Contenido		
1. Identifica las estrategias de acceso a memoria para lectura y escritura. 2. Analiza las estrategias de acceso a memoria para lectura y escritura.	1. Mapas conceptuales. 2. Examen teórico.	2%	1. Ley de Amdahl.		

Resultado de aprendizaje	2.4. Mide el rendimiento de máquinas en paralelo.			Horas asignadas	3
Actividades de evaluación	Evidencias a recopilar	%	Contenido		
<ol style="list-style-type: none"> Identifica el rendimiento de máquinas en paralelo. Analiza el rendimiento de máquinas en paralelo. 	<ol style="list-style-type: none"> Mapas conceptuales. Examen teórico. 	3%	<ol style="list-style-type: none"> Ley de Gustafson. Técnicas de diseño de algoritmos paralelos y distribuidos. 		

Cuadro descriptivo por subcompetencia

Subcompetencia	Técnicas de diseño de algoritmos paralelos y distribuidos.		Número	3
Propósito de la subcompetencia	Analizar y desarrollar algoritmos con las diversas técnicas de programación en paralelo.		Total de horas	10
Resultado de aprendizaje	3.1. Conocer formas de analizar el grado de paralelización de algoritmos.		Horas asignadas	10
Actividades de evaluación	Evidencias a recopilar	%	Contenido	
<ol style="list-style-type: none"> Identifica el grado de paralelización de algoritmos. Analiza el grado de paralelización de algoritmos. Ejercicios de paralelización de algoritmos. 	<ol style="list-style-type: none"> Mapas conceptuales. Cuadro sinóptico. Examen. Desarrollo de programas. 	20%	<ol style="list-style-type: none"> Técnicas de algoritmos paralelos (PRAM, APRAM, C3). Particionamiento, comunicación, aglomeración y mapeo (PCAM). 	

Cuadro descriptivo por subcompetencia

Subcompetencia	Usa el balanceo de carga.	Número	4
Propósito de la subcompetencia	Realizar el balanceo de carga computacional.	Total de horas	12
Resultado de aprendizaje	4.1. Aprender y/o aplicar software de soporte para realización de balanceo de carga computacional.	Horas asignadas	12
Actividades de evaluación	Evidencias a recopilar	%	Contenido
<ol style="list-style-type: none"> 1. Identifica el balanceo de carga. 2. Analiza el balanceo de carga. 3. Ejercicios de balanceo de carga. 	<ol style="list-style-type: none"> 1. Mapas conceptuales. 2. Cuadro sinóptico. 3. Examen. 4. Desarrollo de programas. 	20%	<ol style="list-style-type: none"> 1. Medición de balanceo de carga. 2. Asignación dinámica de procesos. 3. Balanceo de carga dinámico, robusto y no centralizado.

Cuadro descriptivo por subcompetencia

Subcompetencia	Sistema de memoria compartida.			Número	5
Propósito de la subcompetencia	Analiza y conoce los sistemas de memoria compartida.			Total de horas	12
Resultado de aprendizaje	5.1. Evaluación operacional en un sistema de memoria compartida.			Horas asignadas	12
Actividades de evaluación	Evidencias a recopilar	%	Contenido		
1. Identifica operatividad en un sistema de memoria compartida. 2. Analiza operatividad en un sistema de memoria compartida. 3. Ejercicios operatividad en un sistema de memoria compartida.	1. Mapas conceptuales. 2. Cuadro sinóptico. 3. Examen. 4. Desarrollo de programas.	20%	1. Uso de Java y OpenMP.		

Cuadro descriptivo por subcompetencia

Subcompetencia	Sistema de memoria distribuida.		Número	6
Propósito de la subcompetencia	Analizar y conocer los sistemas de memoria distribuida.		Total de horas	12
Resultado de aprendizaje	6.1. Evalúa la operación de un sistema de memoria distribuida.		Horas asignadas	12
Actividades de evaluación	Evidencias a recopilar	%	Contenido	
<ol style="list-style-type: none"> 1. Identifica sistemas de memoria distribuida. 2. Analiza sistemas de memoria distribuida. 3. Ejercicios de sistemas de memoria distribuida. 	<ol style="list-style-type: none"> 1. Mapas conceptuales. 2. Cuadro sinóptico. 3. Examen. 4. Desarrollo de programas . 	20%	<ol style="list-style-type: none"> 1. Instrucciones de paralelización (mpi, pvm, java) aplicados a problemas numéricos. 	

Actitudes y valores	Ordenado. Coherente. Proactivo. Asertivo.	
Recursos, materiales y equipo didáctico		
	Recursos didácticos	Equipo de apoyo didáctico
	Antologías. Diapositivas. Videos.	Proyector de video. Software especializado.
Fuentes de información		
Bibliografía básica: Beltran Pardo, M. (2012). <i>Diseño y evaluación de arquitectura de computadoras</i> . México: Prentice Hall. Tanenbaum, Andrew S. (2008). <i>Sistemas distribuidos</i> (2a. ed.). México: Pearson Prentice Hall. Tanenbaum, Andrew S. (2009). <i>Sistemas operativos modernos</i> (3a. ed.). México: Pearson Prentice Hall.		
Bibliografía complementaria: Aho, Alfred V. (1988). <i>Estructuras de datos y algoritmos</i> . USA: Addison Wesley Iberoamérica.		
Recursos digitales: Ninguno.		